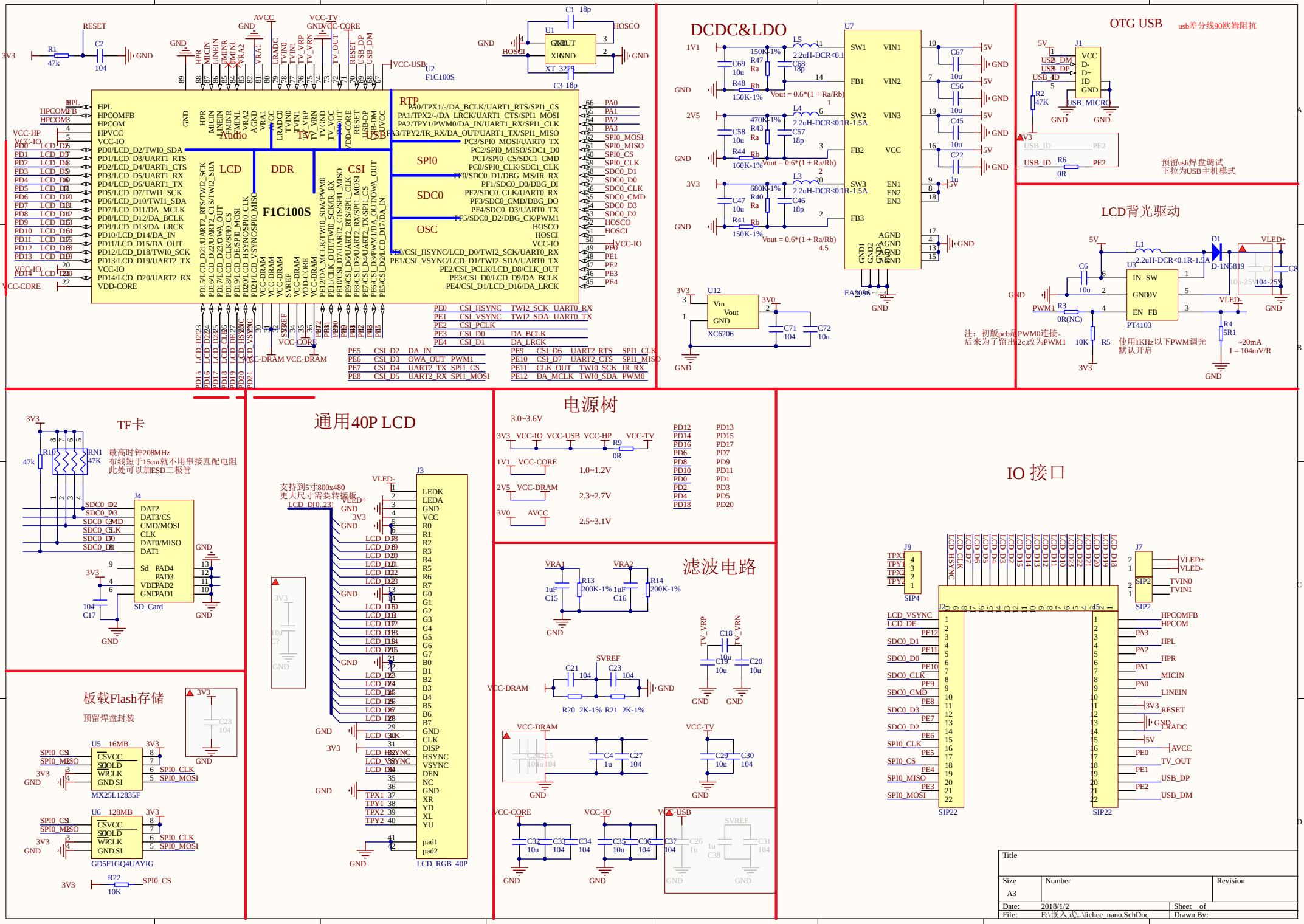
F1C100S
U2
Audio
TV
USB
LCD
DDR
CSI
RTP
SPI0
SDC0
OSC
DCDC&LDO
U7
U12
XC6206
OTG USB
usb差分线90欧姆阻抗
J1
USB_MICRO
预留usb焊盘调试
下拉为USB主机模式
LCD背光驱动
D1
D-1N5819
PT4103
注：初版pcb是PWM0连接。
后来为了留出I2c,改为PWM1
使用1KHz以下PWM调光
默认开启
~20mA
I = 104mV/R
TF卡
J4
SD_Card
最高时钟208MHz
布线短于15cm就不用串接匹配电阻
此处可以加ESD二极管
通用40P LCD
支持到5寸800x480
更大尺寸需要转接板
J3
LCD_RGB_40P
电源树
3.0~3.6V
1.0~1.2V
2.3~2.7V
2.5~3.1V
滤波电路
板载Flash存储
预留焊盘封装
U5 16MB
MX25L12835F
U6 128MB
GD5F1GQ4UAYIG
IO 接口
J9
SIP4
J7
SIP2
J2
SIP22
Title
Size
A3
Number
Revision
Date: 2018/1/2
File: E:\嵌入式\...\lichee_nano.SchDoc
Sheet of
Drawn By: